

特長

- 標準PCIeデバイス用、100MHzHCSL出力品
- 低ジッタ(non - PLL)
- セラミックと金属蓋により高信頼性を確保
- 無鉛はんだ用リフローソルダリングが可能
- 用途: PCI Express, Server, SAS, Network Switch/Router, SATA, Telecom Switch, Graphics Card, Media Box

性能

	Symbol	仕様			備考
		Min.	Typ.	Max.	
周波数	F0	100MHz			
周波数許容偏差	FT	±50 ppm			表下 ※1 参照
保存温度範囲		-55°C		+125°C	単品での保存
動作温度範囲	TR	-40°C		+85°C	
電源電圧	Vcc	2.97V	3.30V	3.63V	
消費電流	Icc/OE		50mA	60mA	
ディセーブル時電流	Icc/OD			25mA	
出力ロジック	LT	HCSL			
出力電圧 (Lowレベル)	VoL	-0.15V		0.15V	
出力電圧 (Highレベル)	VoH		0.70V	0.85V	
出力負荷		試験回路参照			出力端子は接続
シンメトリ	SYM	45%		55%	波形の50%レベルで測定
立ち上がり時間 / 立ち下がり時間	TR/TF			700ps	波形のVOL=0.175V to VOH=0.525VIに移行する時間
位相ジッタ	RMS(1-σ)			1.0ps	Offset frequency: 12kHz to 20MHz
位相ジッタ (PCIe Gen2)			1.8ps RMS	2.5ps RMS	As defined by PCI-SIG for PCIeG2 reference clock

※1 周波数初期偏差、周波数温度特性、リフロー特性、周波数電源電圧変動、エージング特性(40°C雰囲気中で5年)、耐衝撃性、耐振性を含む

Output Enable /Disable Function

項目	Min.	Typ.	Max.	備考
入力電圧(OE pin), Output Enable	2.2V			又は "OPEN"
入力電圧(OE pin), Output Disable			0.8V	出力端子は、Hi-Z
出力ディセーブル時間			200ns	
出力イネーブル時間			10ms	

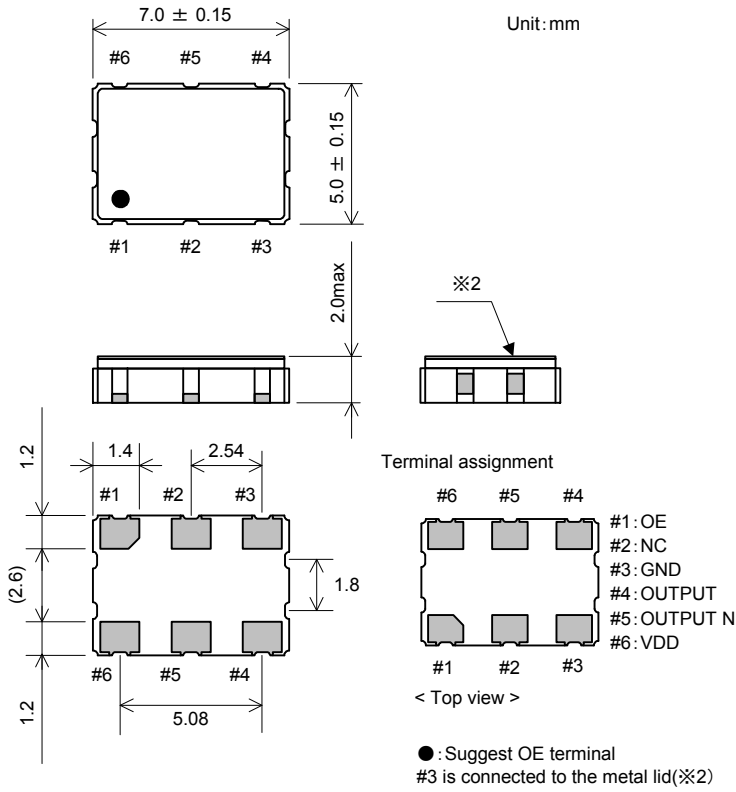
※ 水晶発振器を安定して動作させるために VDD-GND間にバイパスコンデンサを挿入してください。

※ 仕様詳細については御相談ください。

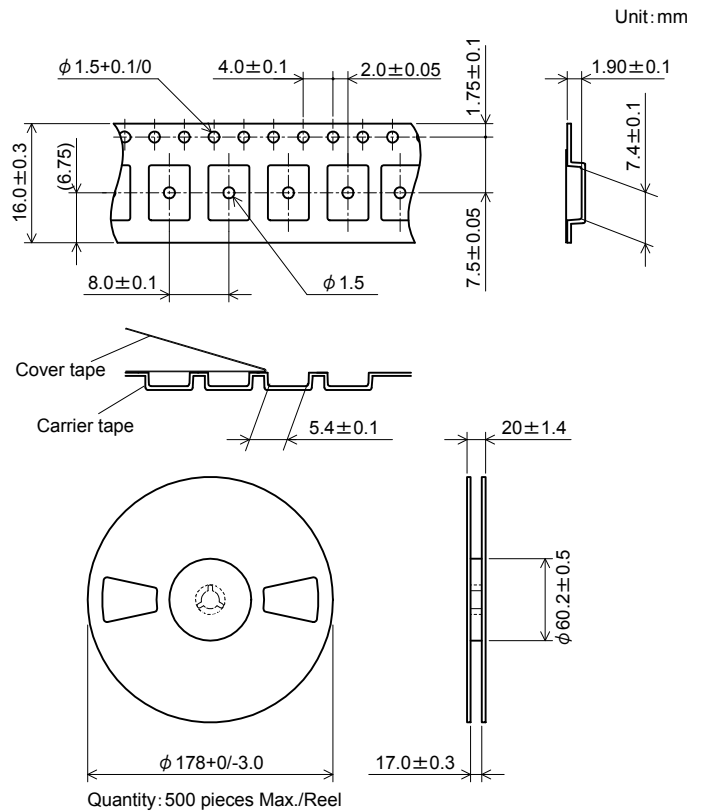
※ 本カタログの内容については、予告なく変更することがあります。

FCX0-75HC

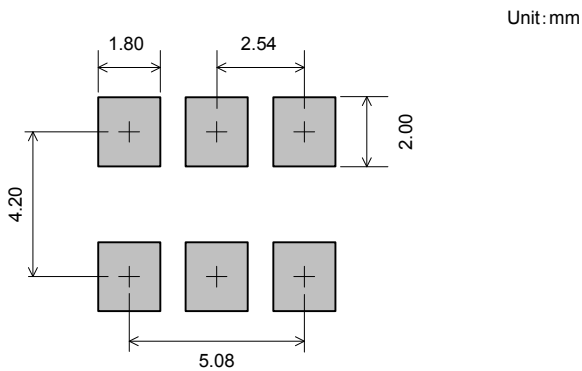
形状



テーピング



ランド寸法図



試験回路

